|  |  |  |
| --- | --- | --- |
| Descripción: Escudo UAN a colores | U N I V E R S I D A D A U T Ó N O M A D E N A Y A R I T |  |
| Á R E A D E C I E N C I A S B Á S I C A S E I N G E N I E R Í A S |
|  |
|  |
| Carrera: *Ingeniería Electrónica* | Periodo*: Enero – Junio 2013* | Ciclo: *4* | *Aula: A – 14* |

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **Hora** | **Lunes** | **Martes** | **Miércoles** | **Jueves** | **Viernes** |
| **7:00 – 8:00** | Sistemas Digitales | Probabilidad y estadística | **Sistemas Digitales (Laboratorio A)** | Probabilidad y estadística | Probabilidad y estadística |
| **8:00 – 9:00** | Teoría electromagnética | Teoría electromagnética |
| **9:00 – 10:00** | **TUTORÍA** |  |
| **10:00 - 11:00** | Análisis de circuitos eléctricos CD | Física de semiconductores | Termodinámica | Física de semiconductores | **Análisis de circuitos eléctricos CD** **(Laboratorio C, apoyo a ICC)** |
| **11:00 - 11:30** |
| **11:30 – 12:00** | **Análisis de circuitos eléctricos CD** **(Laboratorio A)** |
| **12:00 – 13:00** | Termodinámica | **Análisis de circuitos eléctricos CD** **(Laboratorio B)** |  | **Sistemas Digitales** **(Laboratorio B)** |
| **13:00 – 13:30** |  |
| **13:30 – 14:00** |  |  |

**Vo. Bo. Coordinador del Área**

**Académica**

**\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**Dr. Enrique Montoya Suárez**

|  |  |  |
| --- | --- | --- |
| **UNIDAD DE APRENDIZAJE / ASIGNATURA** | **PROFESOR** | **Corrigió:****Ing. Juan Salvador Palacios Fonseca****Coord. P.A. de Ingeniería en Electrónica** |
| Probabilidad y estadística (50 alumnos) | **Lic. Alfredo Elizondo García** |
| Termodinámica (50 Alumnos) | **Ing. Sara Villarreal Damian** |
| Teoría electromagnética (30 Alumnos) | **Dr. Pablo Velarde Alvarado** |
| Análisis de circuitos eléctricos CD (45 Alumnos) | **Ing. Carlos Castrejón Camargo / Ing. Ernesto Quintero Ortega** |
| Sistemas Digitales (45 Alumnos) | **Dr. Enrique Montoya Suarez** |
| Física de semiconductores (30 Alumnos) | **Dra. Sara Ruth Messina Fernández** |

|  |  |  |
| --- | --- | --- |
| Descripción: Escudo UAN a colores | U N I V E R S I D A D A U T Ó N O M A D E N A Y A R I T |  |
| Á R E A D E C I E N C I A S B Á S I C A S E I N G E N I E R Í A S |
|  |
|  |
| Carrera: *Ingeniería Electrónica* | Periodo*: Enero – Junio 2013* | Ciclo: *6* | *Aula: A – 9* |
| **Hora** | **Lunes** | **Martes** | **Miércoles** | **Jueves** | **Viernes** |
| **7:00 – 7:30** |  | Teoría de las Telecomunicaciones (Laboratorio A) |  |  |  |
| **7:30 – 8:00** | Teoría de las Telecomunicaciones |
| **8:00 – 8:30** |  | Teoría de las Telecomunicaciones |  |
| **8:30 – 9:00** | Fundamentos de Microcontroladores |
| **9:00 – 10:00** |  | Fundamentos de Microcontroladores (Laboratorio A) | TUTORÍA | Teoría de las Telecomunicaciones |
| **10:00 - 11:00** | Fundamentos de Microcontroladores (Laboratorio B) | Instrumentación básica | Instrumentación básica (Laboratorio A) |  |
| **11:00 - 11:30** | Instrumentación básica |  |
| **11:30 – 12:00** | Fundamentos de Microcontroladores |
| **12:00 – 12:30** |  | Teoría de las Telecomunicaciones (Laboratorio B) | Instrumentación básica (Laboratorio B) |
| **12:30 – 13:00** |  |
| **13:00 – 14:00** |  |  |  |
| **14:00 – 15:00** |  |  |  |  |  |
| **15:00 – 16:00** | Electrónica de potencia(Laboratorio A) | Electrónica de potencia |  | Electrónica de potencia | Electrónica de potencia(Laboratorio B) |
| **16:00 – 16:30** |  |
| **16:30 – 17:00** | Teoría de Control(Laboratorio A) | Teoría de Control |
| **17:00 – 18:00** | Teoría de Control | TUTORÍA |  |
| **18:00 – 18:30** | Teoría de Control(Laboratorio B) |  |  |
| **18:30 – 19:00** |  |  |
| **19:00 – 20:00** |  |  |  |  |

**Vo. Bo. Coordinador del Área**

**Académica**

**\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**Dr. Enrique Montoya Suárez**

|  |  |  |
| --- | --- | --- |
| **UNIDAD DE APRENDIZAJE / ASIGNATURA** | **PROFESOR** | **Corrigió:****Ing. Juan Salvador Palacios Fonseca****Coord. P.A. de Ingeniería en Electrónica** |
| Teoría de las Telecomunicaciones (30 Alumnos) | **Ing. David Machuca Vázquez** |
| Instrumentación básica (30 Alumnos) | **Ing. Isaac Palacios Jauregui** |
| Electrónica de potencia (30 Alumnos) | **Ing. Luis Alberto Cárdenas Murillo / Ing. Jorge Alberto Guerrero Arana** |
| Teoría de Control (30 Alumnos) | **Ing. Héctor Hugo Llanos Ramírez** |
| Fundamentos de Microcontroladores (30 Alumnos) | **Ing. Isaac Palacios Jauregui / Ing. Luis Alberto Cárdenas Murillo** |
|  |  |  |

|  |  |  |
| --- | --- | --- |
| Descripción: Escudo UAN a colores | U N I V E R S I D A D A U T Ó N O M A D E N A Y A R I T |  |
| Á R E A D E C I E N C I A S B Á S I C A S E I N G E N I E R Í A S |
|  |
|  |
| Carrera: *Ingeniería Electrónica* | Periodo*: Enero – Junio 2013* | Ciclo: *Salida Terminal Telecomunicaciones* | *Aula: A – 16* |
| **Hora** | **Lunes** | **Martes** | **Miércoles** | **Jueves** | **Viernes** |
| **7:00 – 8:00** | Optativa Selectiva VII – Comunicaciones de Espectro Extendido |  | Optativa Selectiva VII – Comunicaciones de Espectro Extendido |  | Optativa Libre: Producciones Editoriales |
| **8:00 – 9:00** |  | Optativa Libre: Metodología de la Investigación |
| **9:00 – 10:00** | Optativa Selectiva VI – Sistemas Vía Satélite y Microondas | Optativa Selectiva VI – Sistemas Vía Satélite y Microondas | **TUTORÍA** | Optativa libre - Expresión Oral y Escrita II | Optativa libre - Expresión Oral y Escrita II |
| **10:00 – 10:30** | Optativa Selectiva V – Redes de Área Amplia(Laboratorio) | Optativa Selectiva VIII – Análisis y Diseño de Sistemas Teleinformáticos(Laboratorio) | Optativa Libre: Metodología de la Investigación |
| **10:30 - 11:00** | Optativa Selectiva V – Redes de Área Amplia | Optativa Selectiva V – Redes de Área Amplia |
| **11:00 - 11:30** |
| **11:30 – 12:00** |
| **12:00 – 12:30** |  |  | Optativa Selectiva VIII – Análisis y Diseño de Sistemas Teleinformáticos |  |  |
| **12:30 – 13:00** | Optativa Selectiva VIII – Análisis y Diseño de Sistemas Teleinformáticos |
| **13:00 – 13:30** |  |  |  |
| **13:30 – 14:00** |  |

**Vo. Bo. Coordinador del Área**

**Académica**

**\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**Dr. Enrique Montoya Suárez**

|  |  |  |
| --- | --- | --- |
| **UNIDAD DE APRENDIZAJE / ASIGNATURA** | **PROFESOR** | **Corrigió:****Ing. Juan Salvador Palacios Fonseca****Coord. P.A. de Ingeniería en Electrónica** |
| Optativa Selectiva V – Redes de Área Amplia (20 Alumnos) | Ing. David Machuca Vázquez |
| Optativa Selectiva VI – Sistemas Vía Satélite y Microondas (25 Alumnos) | M.C. Juan Salvador Palacios Fonseca |
| Optativa Selectiva VII – Comunicaciones de Espectro Extendido (25 Alumnos) | Dr. Pablo Velarde Alvarado |
| Optativa Selectiva VIII – Análisis y Diseño de Sistemas Teleinformáticos (20 Alumnos) | Ing. Gabriel Enríquez Peña |
| Optativa Libre: Producciones Editoriales (20 Alumnos) | Ing. David Machuca Vazquez |  |
| Optativa Libre: Metodología de la Investigación (20 Alumnos) | Ing. Abraham Barajas Aguiar |  |
| Optativa libre - Expresión Oral y Escrita II (20 Alumnos) | Ing. Abraham Barajas Aguiar |  |

|  |  |  |
| --- | --- | --- |
| Descripción: Escudo UAN a colores | U N I V E R S I D A D A U T Ó N O M A D E N A Y A R I T |  |
| Á R E A D E C I E N C I A S B Á S I C A S E I N G E N I E R Í A S |
|  |
|  |
| Carrera: *Ingeniería Electrónica* | Periodo*: Enero – Junio 2013* | Ciclo: *Salida Terminal Electrónica Industrial* | *Aula: A – 2* |
| **Hora** | **Lunes** | **Martes** | **Miércoles** | **Jueves** | **Viernes** |
| **10:00 – 10:30** |  |  |  |  | Optativa Selectiva VI - Sistemas Computarizados de Adquisición de Datos(Laboratorio) |
| **10:30 - 11:00** | Optativa Selectiva VI - Sistemas Computarizados de Adquisición de Datos |
| **11:00 – 12:00** | Optativa Libre: Contaminación y Desarrollo Sustentable |  |  |
| **12:00 – 12:30** |  | Optativa Libre: Contaminación y Desarrollo Sustentable | Optativa Selectiva VIII – Servosistemas |  |
| **12:30 – 13:00** | Optativa Selectiva VIII – Servosistemas |
| **13:00 – 13:30** |  |  |  |
| **13:30 – 14:00** |  |
| **14:00 – 15:00** |  |  |  |  |  |
| **15:00 – 16:00** |  |  | Optativa Selectiva VII – Microcontroladores(Laboratorio) |  |  |
| **16:00 – 17:00** |  |  |  |  |
| **17:00 – 18:00** | Optativa Selectiva VII – Microcontroladores | Optativa Selectiva VII – Microcontroladores |  |  |  |
| **18:00 – 18:30** |  | Optativa Selectiva V – Instrumentación (Laboratorio) |  |
| **18:30 – 19:00** | Optativa Selectiva V – Instrumentación | Optativa Selectiva V – Instrumentación |
| **19:00 – 20:00** |  |  |

**Vo. Bo El Coordinador del Área**

**\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**Dr. Enrique Montoya Suárez**

|  |  |
| --- | --- |
| **UNIDAD DE APRENDIZAJE / ASIGNATURA** | **PROFESOR** |
| Optativa Selectiva V – Instrumentación (15 Alumnos) | **Ing. Héctor Hugo Llanos Ramírez** |
| Optativa Selectiva VI - Sistemas Computarizados de Adquisición de Datos (15 Alumnos) | **Ing. Isaac Palacios Jauregui** |
| Optativa Selectiva VII – Microcontroladores (15 Alumnos) | **Ing. Luis Alberto Cárdenas Murillo****Corrigió:****Ing. Juan Salvador Palacios Fonseca****Coord. P.A. de Ingeniería en Electrónica** |
| Optativa Selectiva VIII – Servosistemas (20 Alumnos) | **Ing. Isaac Palacios Jauregui** |
| Optativa Libre: Contaminación y Desarrollo Sustentable (20 Alumnos) | **M.C. Alicia Delgado López**  |

|  |  |  |
| --- | --- | --- |
| Descripción: Escudo UAN a colores | U N I V E R S I D A D A U T Ó N O M A D E N A Y A R I T |  |
| Á R E A D E C I E N C I A S B Á S I C A S E I N G E N I E R Í A S |
|  |
|  |
| Carrera: *Ingeniería Electrónica* | Periodo*: Enero – Junio 2013* | Ciclo: *Oferta Extendida* | *Aula: A – 2* |

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **Hora** | **Lunes** | **Martes** | **Miércoles** | **Jueves** | **Viernes** |
| **7:00 – 8:00** |  | Electrónica Analógica(Laboratorio B) |  |  |  |
| **8:00 – 8:30** | Electrónica Analógica(Laboratorio A) |  |  | Amplificadores Operacionales(Laboratorio A) |
| **8:30 – 9:00** |
| **9:00 – 10:00** | Amplificadores Operacionales |  |  |
| **10:00 – 10:30** |  | Electrónica Analógica |  | Procesamiento Digital de Señales(Laboratorio) |
| **10:30 - 11:00** |  | Procesamiento Digital de Señales |
| **11:00 - 11:30** | Amplificadores Operacionales(Laboratorio B) |  |
| **11:30 – 12:00** |  |
| **12:00 – 12:30** | Procesamiento Digital de Señales |  |  | Electrónica Analógica |
| **12:30 – 13:00** |
| **13:00 – 13:30** |  |  |  |
| **13:30 – 14:00** |  | Amplificadores Operacionales |  |
| **14:00 – 15:00** |  |  |  |  |
| **15:00 – 16:00** |  |  |  | Análisis de Circuitos en CA | Análisis de Circuitos en CA |
| **16:00 – 16:30** |  |  |  |
| **16:30 – 17:00** |  |  |
| **17:00 – 18:00** |  |  |  |  |  |

**Vo. Bo. Coordinador del Área**

**Académica**

**\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**Dr. Enrique Montoya Suárez**

|  |  |  |
| --- | --- | --- |
| **UNIDAD DE APRENDIZAJE / ASIGNATURA** | **PROFESOR** | **Corrigió:****Ing. Juan Salvador Palacios Fonseca****Coord. P.A. de Ingeniería en Electrónica** |
| Procesamiento Digital de Señales (20 Alumnos) | **M.C. Juan Salvador Palacios Fonseca** |
| Amplificadores Operacionales (30 Alumnos) | **Ing. Carlos Castrejon Camargo / Ing. Ernesto Quintero Ortega** |
| Análisis de Circuitos en CA (20 alumnos) | **Ing. Héctor Hugo Llanos Ramírez** |
| Electrónica Analógica (30 Alumnos) | **Ing. Carlos Castrejon Camargo / Ing. Jorge Alberto Guerrero Arana** |
|  |  |